

Calcolatori Elettronici – A.A. 2006/2007

Prima Prova in Itinere

3 Maggio 2007

- La durata della prova è di 130 minuti.
 - *Riportare nell'intestazione di ogni foglio (a stampatello) i seguenti dati: cognome, nome, matricola, codice del compito.*
- Obblighi, divieti e suggerimenti**
- *Tutti i fogli utilizzati (escluso il presente) devono essere consegnati.*
 - *Per richieste di fogli aggiuntivi, incomprensioni del testo rivolgersi esclusivamente al docente.*
 - *E' vietato consultare libri, eserciziari, appunti ecc.. Chiunque verrà trovato in possesso di documentazione relativa al corso vedrà annullato il proprio compito.*
 - *Qualsiasi tipo di interazione con un collega determinerà l'annullamento del compito (di entrambi) o la penalizzazione fino al 50% del punteggio ottenuto.*
 - *Scrivere in modo chiaro e ordinato.*
 - *La copia di brutta deve essere distinguibile dalla copia di bella.*
- Procedura per la consegna del compito**
1. *Attirare l'attenzione del docente con un cenno della mano (senza proferire parola).*
 2. *Il docente vi autorizzerà ad alzarvi dal posto e a consegnare il compito.*
 3. *Uscire dall'aula (non sarà più consentito ritornare al proprio posto fino alla fine dell'esame).*

Esercizio 1 (Sommatore seriale) [50%]

Su due linee vengono trasmessi serialmente dei numeri binari (un bit ogni impulso di clock dal bit meno significativo al bit più significativo). Si progetti un sommatore seriale in grado di fornire in uscita, per ogni ciclo di clock relativo a ciascun numero trasmesso, il corrispondente bit di somma.

1. Tracciare il diagramma degli stati. **[40%]**
2. Minimizzare il diagramma degli stati. **[10%]**
3. Assegnare una codifica ottimale degli stati in modo da minimizzare la logica di stato prossimo. **[10%]**
4. Sintetizzare la logica di uscita. **[20%]**
5. Sintetizzare la logica di stato prossimo (per almeno un flip-flop) utilizzando il metodo di Quine-McCluskey. **[20%]**

Esercizio 2 [40%]

Utilizzando un metodo a scelta, minimizzare la macchina non completamente specificata la cui tabella delle implicazioni è di seguito riportata. Costruire la tabella degli stati della macchina minima.

B	BC, DE			
C	AB, DE	AC		
D	X	X	BC	
E	AB, DE	X	AC	AB, AC
	A	B	C	D

Esercizio 3 [10%]

Tracciare lo schema di un sommatore ad anticipo di riporto a tre bit. Sintetizzare la logica di anticipo di riporto per il full-adder di peso 2.