

---

# Presentazione del Corso

Maurizio Palesi

## Informazioni Generali

---

- Calcolatori Elettronici
  - 60 ore per 6 CFU
- Obiettivi
  - Introdurre alle metodologie di progetto dei circuiti e sistemi digitali. Fornire una conoscenza approfondita dei concetti di base dell'architettura dei sistemi di elaborazione
- Prerequisiti
  - Fondamenti di informatica (architettura generale di un calcolatore elettronico, codifica dell'informazione, algoritmi, programmazione)

## Argomenti del Corso

---

- Sintesi di Reti Logiche Combinatorie
- Sintesi di Reti Logiche Sequenziali
- Aritmetica del Calcolatore
- Architettura del Calcolatore
- La CPU
  - Il sottosistema di memoria
  - Il sottosistema di I/O
  - Il linguaggio Assembly

## Testi Consigliati

---

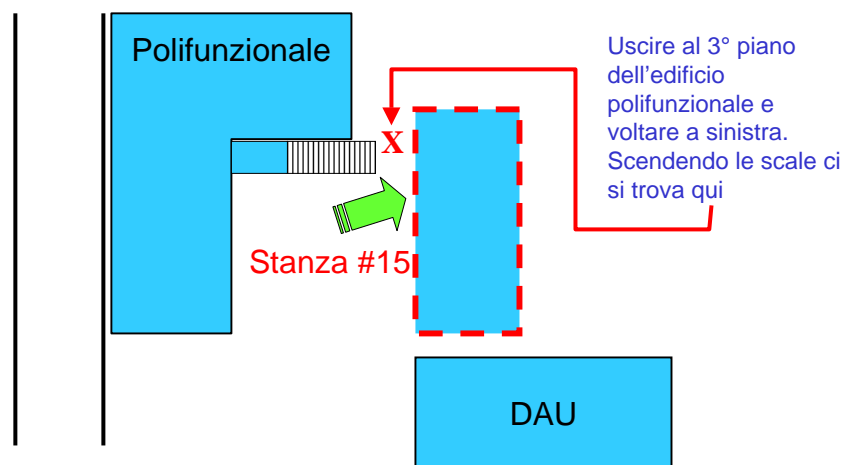
- Progettazione digitale
  - Fummi, Sami, Silvano, "*Progettazione digitale*", McGraw-Hill
  - Giovanni De Micheli, "*Synthesis and Optimization of Digital Circuits*", McGraw-Hill
  - M.Morris Mano, Charles R.Kime, "*Reti Logiche*", Adattamento all'edizione italiana (Gentile, Sorbello, Vitabile), Addison-Wesley
- Architetture dei calcolatori
  - David A. Patterson, John L. Hennessy, "*Struttura e Progetto dei Calcolatori Elettronici - L'Interfaccia Hardware/Software*", Seconda Edizione Zanichelli condotta sulla terza edizione americana
  - John L. Hennessy, David A. Patterson, David Goldberg, "*Computer Architecture: A Quantitative Approach*", Terza Edizione, Morgan Kaufmann
  - Bucci, "*Architetture dei calcolatori elettronici*", McGraw-Hill
  - W. Stallings, "*Computer Organization & Architecture*", Prentice Hall

## Modalità d'Esame

- Prove in itinere
  - Una prima prova al termine della parte relativa alle reti logiche
  - Una seconda prova sul resto del programma
- Prova d'esame
  - Una prova complessiva su tutto il programma
  - Un elaborato (opzionale)

## Ricevimento

- Tutte le mattine dalle 8.00 alle 9.00



## Sito Web

---

- <http://www.diit.unict.it/users/mpalesi>
  - Slides delle lezioni
  - Informazioni esclusivamente attraverso la sezione *Avvisi*
- **IMPORTANTE**
  - Iscrizione al corso
    - ✓ Guarda la sezione *Avvisi* della pagina web del corso

## Avviso di Seminario (1/2)

---

- | **Sistemi Embedded e la Sfida della Convergenza**
  - Incontro con *STMicroelectronics*
- Giovedì, **15 marzo 2007**, ore **15.00**, Aula Magna edificio per la didattica
  - **Andrea Cuomo** (*Executive Vice President, Chief Strategic Officer, STMicroelectronics*)
  - **Matteo Lo Presti** (*Systems Lab Director, IMS Group, STMicroelectronics*)

## Avviso di Seminario (2/2)

---

<b>15.00-15.05</b>	Apertura incontro e presentazione dei relatori (V. Catania)
<b>15.05-15.45</b>	<b>STMicroelectronics e la sfida della convergenza</b> (A. Cuomo)
<b>15.45-16.00</b>	Domande e risposte (moderatore V. Catania)
<b>16.00-16.40</b>	<b>Attività di ricerca in STMicroelectronics a Catania: soluzioni embedded</b> (M. Lo Presti)
<b>16.40-17.00</b>	Domande e risposte (moderatore V. Catania)
<b>17.00-17.05</b>	Chiusura incontro (V. Catania)

- <http://www.diit.unict.it>, sezione **Eventi**
- <http://www.diit.unict.it/users/mpalesi/EVENTS/meetst>
- Biografia dei relatori
- Comunica la tua presenza
- Poni un quesito ai relatori