
Algebra di Commutazione

Maurizio Palesi

Algebra Booleana - Introduzione

- Per descrivere i dispositivi digitali è necessario avere:
 - Un modello che permette di rappresentare insiemi di numeri binari
 - Le funzioni che li mettono in relazione

Algebra Booleana

- E' una quintupla $\langle B, op1, op2, a, b \rangle$
 - B : Insieme in cui vengono eseguite le operazioni
 - $op1, op2$: Operazioni a due elementi che agiscono sugli elementi di B
 - a, b : Elementi neutri di B per le operazioni $op1$ e $op2$
- Tra le possibili algebre Booleane quella a 2 valori è detta *Algebra di Commutazione*

Algebra di Commutazione

- $B: \{0, 1\}$
- $op1$: **AND**
 - Vale 1 solamente se applicata a due valori uguali a 1 altrimenti vale 0
- $op2$: **OR**
 - Vale 0 solamente se applicata a due valori uguali a 0 altrimenti vale 1
- $a, b: 1, 0$
- Dalla presenza di due soli valori in B è direttamente derivabile la seguente operazione a un valore
 - **NOT**: vale 1 se applicata al valore 0 e 0 se è applicata al valore 1

Descrizione delle Funzioni

- Una generica funzione dell'algebra di commutazione può essere descritta in **3 modi**:

- $f(B^n) \rightarrow B^m$
- $f_i(B^n) \rightarrow B, i = 1, 2, \dots, m$
- Tabella della verità

- Esempi

- **AND**: $B \times B \rightarrow B$
- **OR**: $B \times B \rightarrow B$
- **NOT**: $B \rightarrow B$

Tablelle della Verità

AND		
x	y	z
0	0	0
0	1	0
1	0	0
1	1	1

OR		
x	y	z
0	0	0
0	1	1
1	0	1
1	1	1

NOT	
x	z
0	1
1	0

Simbologia

- Utilizzando le tre operazioni elementari si possono scrivere delle espressioni tra variabili di commutazione che descrivono in forma compatta il comportamento delle funzioni
- Simbologia
 - $z = \text{AND}(x, y) \rightarrow z = x \bullet y \rightarrow z = xy$
 - $z = \text{OR}(x, y) \rightarrow z = x + y$
 - $z = \text{NOT}(x) \rightarrow z = \underline{x}$

Identità e Teoremi (1 di 2)

- | | |
|---------------------|---|
| ■ Identità | ■ Inverso |
| → $1 \bullet x = x$ | → $x \bullet \underline{x} = 0$ |
| → $0 + x = x$ | → $x + \underline{x} = 1$ |
| ■ Elemento nullo | ■ Commutativa |
| → $0 \bullet x = 0$ | → $x \bullet y = y \bullet x$ |
| → $1 + x = 1$ | → $x + y = y + x$ |
| ■ Idempotenza | ■ Associativa |
| → $x \bullet x = x$ | → $(x \bullet y) \bullet z = x \bullet (y \bullet z)$ |
| → $x + x = x$ | → $(x + y) + z = x + (y + z)$ |

Identità e Teoremi (2 di 2)

■ Assorbimento

$$\rightarrow x \cdot (x + y) = x$$

$$\rightarrow x + x \cdot y = x$$

■ Distributiva

$$\rightarrow x \cdot (y + z) = x \cdot y + x \cdot z$$

$$\rightarrow x + y \cdot z = (x + y) \cdot (x + z)$$

■ De Morgan

$$\rightarrow \underline{x \cdot y} = \underline{x} + \underline{y}$$

$$\rightarrow \underline{x + y} = \underline{x} \cdot \underline{y}$$

Teorema di Shannon

■ Data una funzione Booleana $f(B^n)=B$ è sempre vero che:

$$\rightarrow f(x_1, x_2, \dots, x_n) = x_1 f(1, x_2, \dots, x_n) + \underline{x}_1 f(0, x_2, \dots, x_n)$$

$$\rightarrow f(x_1, x_2, \dots, x_n) = (x_1 + f(0, x_2, \dots, x_n)) \cdot (\underline{x}_1 + f(1, x_2, \dots, x_n))$$

■ Dimostrazione

\rightarrow Per induzione matematica completa

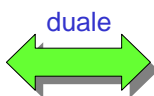
Principio di Dualità

- Un'equazione booleana rimane valida se si considera il duale di entrambi i lati dell'uguaglianza
- Il **duale** di un'espressione si ottiene
 - Cambiando gli **AND** con gli **OR** e viceversa
 - Cambiando gli **1** con **0** e viceversa

$$1. x + xy = x(1 + y) = x$$

$$2. xy + x\bar{y} = x(y + \bar{y}) = x$$

$$3. x + \bar{x}y = (x + \bar{x})(x + y) = x + y$$



$$1d. x(x + y) = x + (0 \bullet y) = x$$

$$2d. (x + y)(x + \bar{y}) = x + (y\bar{y}) = x$$

$$6d. x(\bar{x} + y) = x\bar{x} + xy = xy$$

Teorema del Consenso

$$xy + \bar{x}z + yz = xy + \bar{x}z$$

Dimostrazione

$$\begin{aligned} xy + \bar{x}z + yz &= xy + \bar{x}z + yz(x + \bar{x}) = xy + \bar{x}z + xyz + \bar{x}yz = \\ &= xy + xyz + \bar{x}z + \bar{x}yz = xy(1 + z) + \bar{x}z(1 + y) = \\ &= xy + \bar{x}z \end{aligned}$$

Utilizzando il *principio di dualità* si ha

$$(x + y)(\bar{x} + z)(y + z) = (x + y)(\bar{x} + z)$$

Esercizio

- Semplificare l'espressione booleana $(a + b)(\underline{a} + c)$

$$(a + b)(\underline{a} + c) = a\underline{a} + ac + \underline{a}b + bc =$$

$$= \boxed{ac + \underline{a}b} + \boxed{bc} =$$

T. del consenso

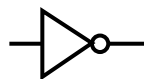
$$= ac + \underline{a}b$$

Dalla Funzione al Circuito

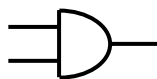
- Per costruire un circuito digitale che si comporta come l'espressione è necessario trovare degli equivalenti elettrici per le variabili e per gli operatori

→ Variabile → Conduttore

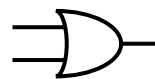
→ Operatori → Porte logiche



NOT

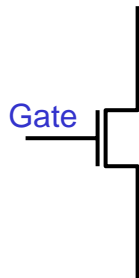


AND



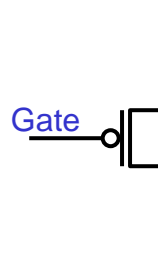
OR

Transistori di tipo N e P



Tipo N

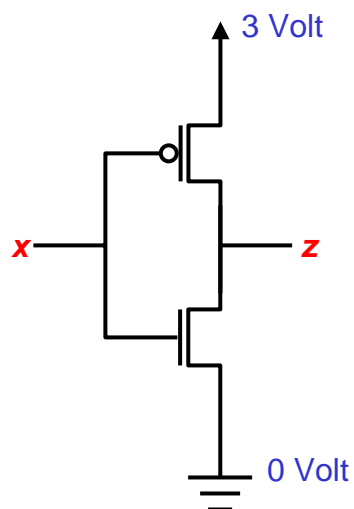
Gate =1, conduzione



Tipo P

Gate =0, conduzione

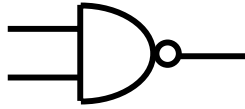
Porta logica NOT



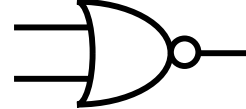
NOT	
x	z
0	1
1	0

Altre Porte Logiche

NAND		
x	y	z
0	0	1
0	1	1
1	0	1
1	1	0



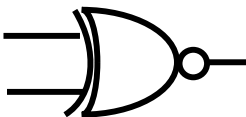
NOR		
x	y	z
0	0	1
0	1	0
1	0	0
1	1	0



XOR		
x	y	z
0	0	0
0	1	1
1	0	1
1	1	0



XNOR		
x	y	z
0	0	1
0	1	0
1	0	0
1	1	1



Maurizio Palesi

17

Operatori Universali (1 di 2)

- Gli **operatori universali** (o funzionalmente completi) consentono di rappresentare una qualsiasi funzione di commutazione
- **AND**, **NOT** sono operatori universali
→ $X \text{ or } Y = (X \text{ and } Y)'' = (X' \text{ and } Y)'$
- **OR** e **NOT** sono operatori universali
→ $X \text{ and } Y = (X \text{ and } Y)'' = (X' \text{ and } Y)'$

Maurizio Palesi

18

Operatori Universali (2 di 2)

■ **NAND** è un operatore universale

→ $X' = X \text{ nand } X$

→ $X \text{ and } Y = (X \text{ nand } Y)'$

→ $X \text{ or } Y = (X \text{ or } Y)'' = (X' \text{ and } Y) = X' \text{ nand } Y'$

■ **NOR** è un operatore universale

→ $X' = X \text{ nor } X$

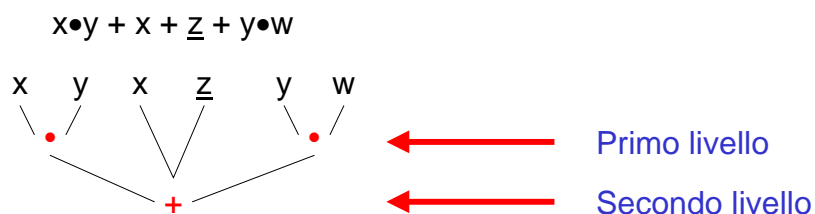
→ $X \text{ or } Y = (X \text{ nor } Y)'$

→ $X \text{ and } Y = (X \text{ and } Y)'' = (X' \text{ or } Y)' = X' \text{ nor } Y'$

Espressioni Booleane

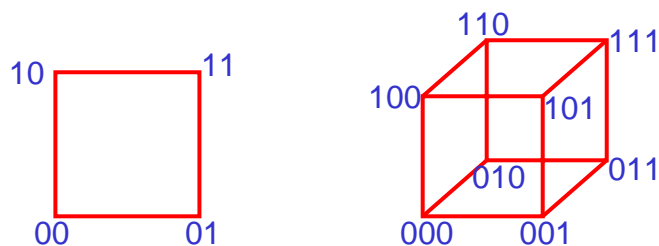
■ Si definisce espressione booleana una combinazione di variabili booleane e costanti (0,1) attuata mediante gli operatori **AND**, **OR** e **NOT**

■ Si definisce *numero di livelli* di una espressione il massimo tra i numeri di operazioni che agiscono in cascata sui *letterali*



Forme Canoniche

- Sia $f(B^n)=B$ una funzione Booleana ad una sola uscita **completamente specificata**
- Le 2^n configurazioni degli ingressi possono essere mappate sui vertici di un n-cubo in modo tale che due punti adiacenti siano a **distanza di Hamming** pari a 1

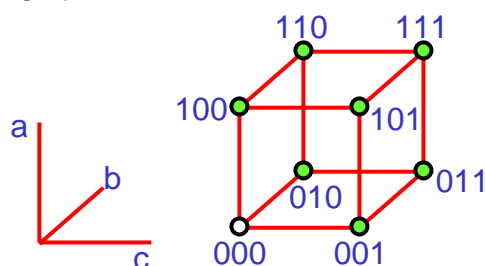


Maurizio Palesi

21

Forme Canoniche

- Si consideri per esempio $n=3$ (variabili a, b, c)
- Gli spigoli del cubo saranno indicati con un pallino pieno se in corrispondenza di quel valore di ingresso la funzione vale 1 e con un pallino vuoto altrimenti

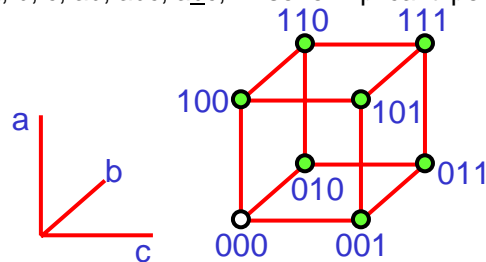


Maurizio Palesi

22

Forme Canoniche (Definizioni)

- **Letterale:** E' una coppia variabile valore
 - (a,0), (a,1), (b,0), (b,1), (c,0), (c,1)
 - Per brevità i suddetti saranno indicati rispettivamente come: $\underline{a}, \underline{a}, \underline{b}, \underline{b}, \underline{c}, \underline{c}$
- **Implicante:** Prodotto di letterali tale che se tale prodotto vale 1 anche f vale 1
 - Esempio: $a, b, c, ab, abc, \underline{a}\underline{b}\underline{c}, \dots$ sono implicanti per questa funzione

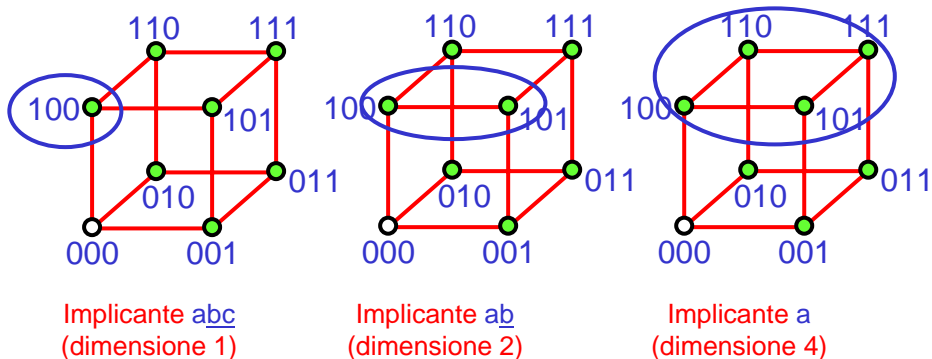


Maurizio Palesi

23

Forme Canoniche (Definizioni)

- **Implicante:** Può essere visto come un sottocubo di soli 1 della funzione data. Cioè come un insieme di 2^k configurazioni di ingresso a *distanza di Hamming* unitaria

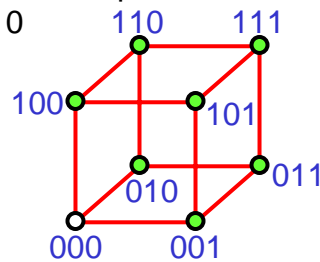


Maurizio Palesi

24

Forme Canoniche (Definizioni)

- **Mintermine:** un implicante in cui compaiono tutte le variabili di ingresso
 - \underline{abc} , $ab\underline{c}$, abc , $\underline{a}bc$, $a\underline{b}c$, $ab\underline{c}$
 - **NOTA:** I mintermini di una funzione vengono spesso identificati con il numero in base 10 corrispondente al valore binario del mintermine. (Es., $\underline{abc} = m_4$)
- **Maxtermine:** è un punto dello spazio B^n tale per cui la funzione calcolata in quel punto vale 0
- **On-set:** Insieme dei mintermini
- **Off-set:** Insieme dei maxtermini

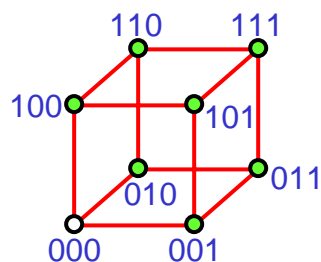


Maurizio Palesi

25

Forme Canoniche (Definizioni)

- **Implicante primo:** implicante tale che non esiste nessun altro implicante di dimensioni maggiori che lo contenga interamente



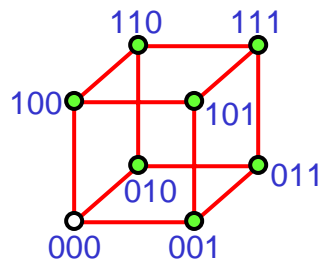
- **Es.:** L'implicante \underline{abc} non è primo perché è contenuto nell'implicante \underline{ab} che è a sua volta contenuto nell'implicante \underline{a} che è primo perché non è contenuto in nessun altro implicante

Maurizio Palesi

26

Forme Canoniche (Definizioni)

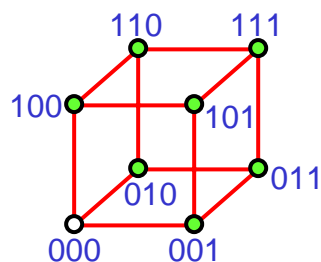
- **Implicante essenziale**: implicante primo che copre almeno un mintermine non coperto da altri implicanti primi



- **Es.**: L'implicante primo c è **essenziale** perchè copre il mintermine \underline{abc} che non è coperto da nessun altro implicante primo.

Forme Canoniche (Definizioni)

- **Copertura di una funzione**: è un insieme di implicanti che coprono tutti i mintermini della funzione.



- **Es.**: $\{a, b, c\}$ è una copertura. $\{a, b, \underline{abc}\}$ è una copertura.

Prima Forma Canonica

- Sia $f(x_1, \dots, x_n)$ una funzione Booleana
- Sia $\{m_1, m_2, \dots, m_k\}$ l'*On-set* della funzione
- La **prima forma canonica di copertura** della funzione (detta **somma di prodotti**) è:

$$f(x_1, \dots, x_n) = m_1 + m_2 + \dots + m_k$$

Seconda Forma Canonica

- Sia $f(x_1, \dots, x_n)$ una funzione Booleana
- Sia $\{M_1, M_2, \dots, M_k\}$ l'*Off-set* della funzione
- La **seconda forma canonica di copertura** della funzione (detta **prodotto di somme**) è:

$$f(x_1, \dots, x_n) = M_1 \cdot M_2 \cdot \dots \cdot M_k$$

Esempio

o = f(a,b,c)			
a	b	c	o
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

$m_0 = \underline{a}bc$	quando $a=0, b=0, c=0 \rightarrow m_0=1$
$M_1 = a + \underline{b} + \underline{c}$	quando $a=0, b=0, c=1 \rightarrow M_1=0$
$M_2 = a + \underline{b} + c$	quando $a=0, b=1, c=0 \rightarrow M_2=0$
$m_3 = \underline{a}bc$	quando $a=0, b=1, c=1 \rightarrow m_3=1$
$m_4 = \underline{a}bc$	quando $a=1, b=0, c=0 \rightarrow m_4=1$
$M_5 = \underline{a} + b + \underline{c}$	quando $a=1, b=0, c=1 \rightarrow M_5=0$
$M_6 = \underline{a} + \underline{b} + c$	quando $a=1, b=1, c=0 \rightarrow M_6=0$
$m_7 = abc$	quando $a=1, b=1, c=1 \rightarrow m_7=1$

On-set = $\{m_0, m_3, m_4, m_7\}$

Off-set = $\{M_1, M_2, M_5, M_6\}$

PFC: $m_0 + m_3 + m_4 + m_7$

SFC: $M_1 M_2 M_5 M_6$

PFC: $\underline{a}bc + \underline{a}bc + \underline{a}bc + abc$

SFC: $(a+b+\underline{c})(a+\underline{b}+c)(\underline{a}+b+c)(\underline{a}+\underline{b}+c)$

Forme Negate

- Un mintermine ed un maxtermine identificati dallo stesso pedice sono l'uno il complemento dell'altro: $M_j = \underline{m}_j$

→ Es: $\underline{m}_3 = \text{NOT}(xyz) = x + y + z = M_3$

- E' possibile ricavare semplicemente le forme negate delle funzioni espresse in prima e seconda forma canonica

→ Es: $f = \sum_i m_i \rightarrow \underline{f} = \text{NOT}(\sum_i m_i) \rightarrow \text{De Morgan} \rightarrow \underline{f} = \prod_i \underline{m}_i \rightarrow \underline{f} = \prod_i M_i$

→ Es: $\underline{f} = \prod_i M_i \rightarrow \underline{\underline{f}} = \text{NOT}(\prod_i M_i) \rightarrow \text{De Morgan} \rightarrow \underline{\underline{f}} = \sum_i \underline{M}_i \rightarrow \underline{\underline{f}} = \sum_i m_i$

- Esempio

PFC: $f = m_0 + m_3 + m_4 + m_7$

SFC: $f = M_1 M_2 M_5 M_6$

$\underline{f} = M_0 M_3 M_4 M_7$

$\underline{\underline{f}} = m_1 + m_2 + m_5 + m_6$

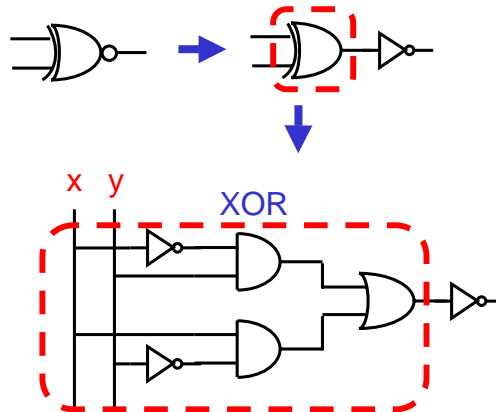
$f = (a+b+c)(a+\underline{b}+c)(\underline{a}+b+c)(\underline{a}+\underline{b}+c)$

$\underline{\underline{f}} = \underline{a}bc + \underline{a}bc + \underline{a}bc + abc$

Esercizio 1 (1 di 2)

- Si descriva in termini di porte logiche **NAND**, a uno e due ingressi, la funzionalità della porta logica **XNOR**.

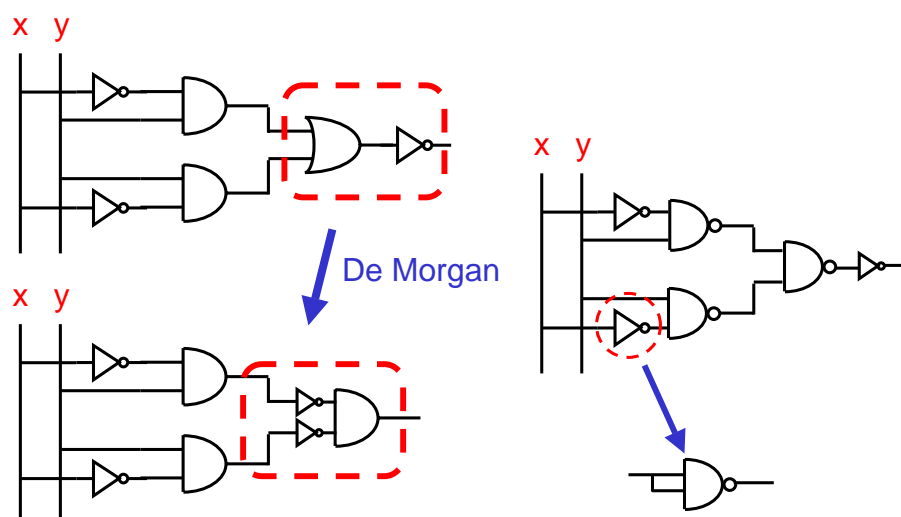
XNOR		
x	y	z
0	0	1
0	1	0
1	0	0
1	1	1



Maurizio Palesi

33

Esercizio 1 (2 di 2)



Maurizio Palesi

34

Esercizio 2

- Si scriva la tabella della verità della funzione Booleana $o=f(a,b,c)$, tale che o vale 1 solo se la somma (senza riporto) dei bit sulle linee a e b è uguale al valore della linea c e si ricavi l'*On-set*.

o = f(a,b,c)			
a	b	c	o
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

On-set

$m_0 = \underline{a}bc$

$m_3 = \underline{a}bc$

$m_5 = \underline{a}bc$

$m_6 = \underline{a}bc$

Esercizio 3

- Si consideri un circuito combinatorio che ha due ingressi a 2 bit: $A(a_1, a_0)$ e $B(b_1, b_0)$, un ingresso op a 1 bit e un'uscita out a 1 bit. Se $op=0$, out vale 1 se $A>B$. Se $op=1$, out vale 1 se $A=B$. Definire l'*On-set* della funzione $out(op, a_1, a_0, b_1, b_0)$.

Soluzione

- Non è agevole procedere come prima costruendo la tabella della verità che in questo caso conterrebbe un numero di righe pari a $2^5=32$.
- Generiamo quindi direttamente i mintermini
 - ✓ **out vale 1 se $op=0$** (cioè \underline{op}) **E se $A>B$** [cioè se $a_1=b_1$ ($a_1 b_1$ O $\underline{a_1} \underline{b_1}$) **E** $a_0=1$ (a_0) **E** $b_0=0$ ($\underline{b_0}$) **OPPURE se** $a_1=1$ (a_1) **E** $b_1=0$ ($\underline{b_1}$)]
 - ✓ Quindi la precedente diventa (gli **E** diventano AND (\bullet) e gli **O** diventano OR ($+$): $\underline{op}((a_1 b_1 + \underline{a_1} \underline{b_1}) \bullet a_0 \bullet \underline{b_0} + a_1 \bullet \underline{b_1})$
 - ✓ Allo stesso modo si ha per la seconda: $op((\underline{a_0} \underline{b_0} + a_0 b_0)(\underline{a_1} \underline{b_1} + a_1 b_1))$
- $\underline{op} a_1 a_0 b_1 \underline{b_0} = m_{14}$, $\underline{op} a_1 a_0 \underline{b_1} b_0 = m_{41}$, etc.

Esercizio 4

- Si scriva l'espressione secondo la prima forma canonica della funzione $f(a,b,c)$ che ha $On\text{-set} = \{m_2, m_4, m_5, m_7\}$.

- Soluzione

- $m_2 = m_{010} = \underline{a}b\underline{c}$

- $m_4 = m_{100} = a\underline{b}\underline{c}$

- $m_5 = m_{101} = a\underline{b}c$

- $m_7 = m_{111} = abc$

- $f(a,b,c) = \underline{a}b\underline{c} + a\underline{b}\underline{c} + a\underline{b}c + abc$

Esercizio 5

- Si scriva l'espressione secondo la seconda forma canonica della funzione $f(a,b,c)$ che ha $On\text{-set} = \{m_2, m_4, m_5, m_7\}$.

- Soluzione

- $f(a,b,c) = M_0 M_1 M_3 M_6$

- $M_0 = M_{000} = a+b+c$

- $M_1 = M_{001} = a+b+\underline{c}$

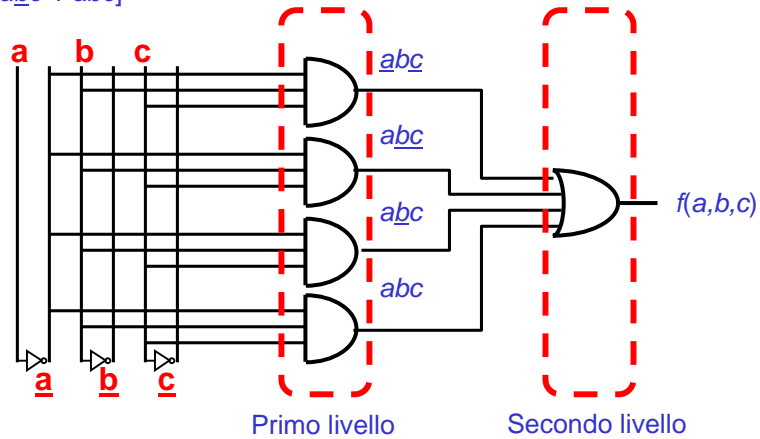
- $M_3 = M_{011} = a+\underline{b}+\underline{c}$

- $M_6 = M_{110} = \underline{a}+\underline{b}+c$

- $f(a,b,c) = (a+b+c) \cdot (a+b+\underline{c}) \cdot (a+\underline{b}+\underline{c}) \cdot (\underline{a}+\underline{b}+c)$

Esercizio 6

- Si disegni il circuito a due livelli corrispondente all'espressione in somma di prodotti della funzione dell'Esercizio 4 [$f(a,b,c) = \underline{a}bc + a\underline{b}c + abc + abc$]

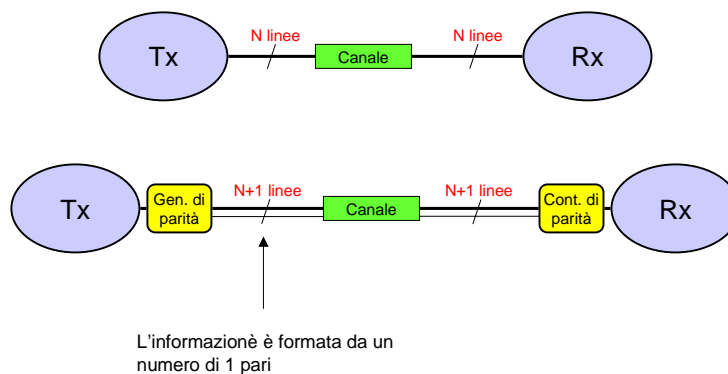


Maurizio Palesi

39

Esercizio 7

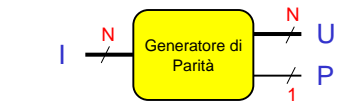
- Progettare un generatore ed un controllore di parità



Maurizio Palesi

40

Esercizio 7 (cont.)



$$U = I$$

$$P = \begin{cases} 1 & \text{se il numero di 1} \\ & \text{in } I \text{ è dispari} \\ 0 & \text{altrimenti} \end{cases}$$



$$U = I$$

$$C = \begin{cases} 1 & \text{se il numero di 1} \\ & \text{in } I \cup P \text{ è dispari} \\ 0 & \text{altrimenti} \end{cases}$$

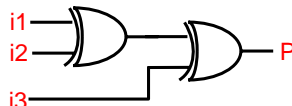
Esercizio 7 (cont.)

XOR		
i1	i2	P
0	0	0
0	1	1
1	0	1
1	1	0



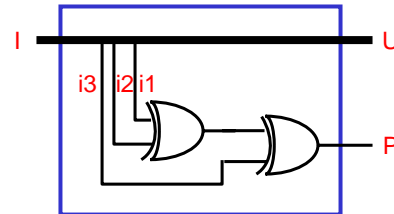
$$P = i1 \oplus i2$$

XOR			
i1	i2	i3	P
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1



$$P = i1 \oplus i2 \oplus i3$$

Generatore di Parità



Controllore di Parità

