
Presentazione del Corso

Maurizio Palesi

Informazioni Generali

- Calcolatori Elettronici
 - 60 ore per 6 CFU
- Obiettivi
 - Introdurre alle metodologie di progetto dei circuiti e sistemi digitali. Fornire una conoscenza approfondita dei concetti di base dell'architettura dei sistemi di elaborazione

Argomenti del Corso

- Sintesi di Reti Logiche Combinatorie
- Sintesi di Reti Logiche Sequenziali
- Aritmetica del Calcolatore
- Architettura del Calcolatore
- La CPU:
 - Il sottosistema di memoria
 - Il sottosistema di I/O
 - Il linguaggio Assembly

Testi Consigliati

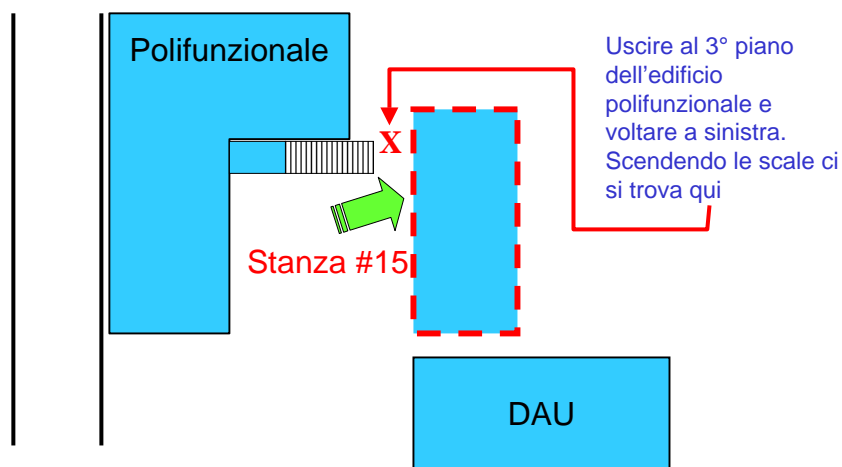
- Progettazione digitale
 - Giovanni De Micheli, "*Synthesis and Optimization of Digital Circuits*", McGraw-Hill
 - Fummi, Sami, Silvano, "*Progettazione digitale*", McGraw-Hill
 - M. Morris Mano, Charles R. Kime, "*Reti Logiche*", Adattamento all'edizione italiana (Gentile, Sorbello, Vitabile), Addison-Wesley
- Architetture dei calcolatori
 - John L. Hennessy, David A. Patterson, David Goldberg, "*Computer Architecture: A Quantitative Approach*"
 - Bucci, "*Architetture dei calcolatori elettronici*", McGraw-Hill
 - W. Stallings, "*Computer Organization & Architecture*", Prentice Hall

Modalità d'Esame

- Prove in itinere:
 - Una prima prova al termine della parte relativa alle reti logiche
 - Una seconda prova sul resto del programma
- Prova d'esame
 - Una prova complessiva su tutto il programma
 - Un elaborato (opzionale)

Ricevimento

- Tutte le mattine dalle 8.00 alle 9.00



Sito Web

■ <http://www.diit.unict.it/users/mpalesi>

→ Slides delle lezioni

→ Informazioni esclusivamente attraverso la sezione *Avvisi*

■ **IMPORTANTE**

→ Iscrizione al corso

✓ Guarda la sezione *Avvisi* della pagina web del corso